



---

Francisco García Herrero es profesor del Departamento de Arquitectura de Computadores y Automática de la Facultad de Informática de la Universidad Complutense de Madrid (UCM). Obtuvo su doctorado con premio extraordinario y mención internacional en 2013 en la Universitat Politècnica de València con una tesis dirigida por Javier Valls Coquillat sobre la algoritmos y arquitecturas para la decodificación soft-decision de códigos no binarios. Parte del trabajo de investigación fue realizado en l'École Nationale Supérieure de l'Électronique et de ses Applications y en University of California Davis, bajo la supervisión de los profesores David Declercq y Shu Lin, respectivamente.

Desde 2011, ha desarrollado su actividad docente e investigadora en varias universidades españolas en los Grados de Ingeniería Informática, Ingeniería de Telecomunicaciones e Ingeniería en Tecnologías Industriales. Sus líneas de investigación se centran en el diseño de algoritmos y arquitecturas tolerantes a fallos para sistemas de procesamiento clásico y cuántico, cubriendo desde el modelado de nuevos algoritmos y protocolos, hasta el diseño de las arquitecturas hardware derivadas y su posterior implementación. Sus áreas de interés son las comunicaciones ópticas y espaciales, los sistemas de almacenamiento masivo de datos y los sistemas de procesamiento cuántico NISQ y emergentes.

Desde 2010 ha participado en proyectos de investigación nacionales e internacionales, y ha codirigido dos tesis doctorales. En la actualidad desarrolla su investigación dentro del grupo de Hardware Dinámicamente Reconfigurable (GHADIR) de la UCM. Fruto de su trabajo investigador es coautor de más de 40 publicaciones científicas. También, ha participado como profesor en escuelas internacionales organizadas por IEEE Communications Society, IEEE Circuits and Systems Society y IEEE Signal Processing Society.