



UNIVERSIDAD COMPLUTENSE
MADRID

Anexo Convocatoria

AYUDAS PARA LA PROMOCIÓN DE EMPLEO JOVEN E IMPLANTACIÓN DE LA GARANTÍA JUVENIL EN I+D+I

Comunidad
de Madrid

UNIÓN EUROPEA
Fondo Social Europeo



Responsable Actuación D^a Eva Besada Portas

Centro Ciencias Físicas

Código Plaza: CT2/20/PEJ-2019-AI/TIC-13967

Departamento Sección Departamental de Arquitectura de Computadores y Automática (Físicas)

Nº Plazas 1

Jornada mañana o tarde (a elegir)

Retribución Mensual bruta 1.216,61 €

Nº Pagas anuales 14

Horas Semanales completa

Duración contrato 2 años

Titulación requerida Ingeniero Informático, Ingeniero Electrónico, Ingeniero de Telecomunicaciones, Ingeniero Industrial, Graduado en Ciencias Físicas
Otras titulaciones afines de Ingeniería y Ciencias

Tareas a desarrollar

Participación en un proyecto de monitorización de calidad de aguas con embarcaciones autónomas, donde podrá colaborar en tareas de: desarrollo de algoritmos (planificación y coordinación), integración de herramientas y plataformas software, simulaciones y experimentos de campo.

Méritos a valorar

Conocimientos y experiencia en alguno de estos campos: programación en C, python o Matlab, integración de herramientas software, programación de microcontroladores y electrónica, conocimientos de robótica y sensores, control de sistemas, inglés

Este contrato está cofinanciado en un 91,89%, por el Fondo Social Europeo dentro del Programa Operativo de Empleo Juvenil, para el periodo de programación 2014-2020, así como la Iniciativa de Empleo Juvenil (YEI). Es requisito imprescindible que los candidatos a esta plaza hayan presentado previamente su solicitud en la oferta publicada en el portal de empleo de la Comunidad de Madrid:

http://mcyt.educa.madrid.org/empleo/inscripcionDemandaProfesional/mostrar_oferta.asp?codigo=35510



UNIVERSIDAD COMPLUTENSE
MADRID

Anexo Convocatoria

AYUDAS PARA LA PROMOCIÓN DE EMPLEO JOVEN E IMPLANTACIÓN DE LA GARANTÍA JUVENIL EN I+D+I

Comunidad
de Madrid

UNIÓN EUROPEA
Fondo Social Europeo



Responsable Actuación D. Juan Lanchares Dávila

Departamento Arquitectura de Computadores y Automática

Centro Informática

Nº Plazas 1

Código Plaza: CT2/20//PEJ-2019-AI/TIC-14161

Jornada Partida

Titulación requerida Ingeniero, Graduado, Licenciado

Tareas a desarrollar

Los trabajos de investigación a realizar por el ayudante están incluidos en los objetivos del proyecto de investigación nacional "Sistema adaptativo bioinspirado para el control glucémico basado en sensores y accesorios inteligentes". El objetivo es diseñar un prototipo hardware de redes neuronales capaz de procesar en tiempo real la información suministrada por los Dispositivos Inteligentes (wearables devices) y por los MCG (monitor continuo de glucosa) para predecir la concentración de la glucosa en sangre. Los objetivos parciales son

- Estudio desde el punto de vista electrónico de los diferentes DI del mercado tanto de uso médico como de uso general.
- Estudio, modelado y evaluación de diferentes arquitecturas de redes neuronales LSTM.
- Diseño e implementación en hardware de las redes neuronales LSTM seleccionadas en el punto anterior.
- Estudio y diseño de la interfaz entre la red neuronal y las entradas proporcionadas por los DI y los MCG.

Retribución Mensual bruta 1.216,61 €

Nº Pagas anuales 14

Horas Semanales completa

Duración contrato 2 años

Méritos a valorar

Se valorará especialmente conocimientos del lenguajes Phyton, MatLab, LabVIEW, C++, VHDL, Vivado
Experiencia en diseño hardware (VHDL, ISE o Vivado de Xilinx,...)
Posesión del título de Master

Este contrato está cofinanciado en un 91,89%, por el Fondo Social Europeo dentro del Programa Operativo de Empleo Juvenil, para el periodo de programación 2014-2020, así como la Iniciativa de Empleo Juvenil (YEI). Es requisito imprescindible que los candidatos a esta plaza hayan presentado previamente su solicitud en la oferta publicada en el portal de empleo de la Comunidad de Madrid:

http://mcyt.educa.madrid.org/empleo/inscripcionDemandaProfesional/mostrar_oferta.asp?codigo=35624



UNIVERSIDAD COMPLUTENSE
MADRID

Anexo Convocatoria

AYUDAS PARA LA PROMOCIÓN DE EMPLEO JOVEN E IMPLANTACIÓN DE LA GARANTÍA JUVENIL EN I+D+I

Comunidad
de Madrid

UNIÓN EUROPEA
Fondo Social Europeo



Responsable Actuación D. Luis Mario Fraile Prieto

Centro Ciencias Físicas

Código Plaza: CT2/20/PEJ-2019-AI/TIC-14599

Departamento Estructura de la Materia, Física Térmica y Electrónica/
Instituto de Física de Partículas y del Cosmos

Nº Plazas 1

Jornada Partida

Titulación requerida Graduado/Licenciado en Física o Ingeniería Electrónica,
Ingeniero Técnico Industrial, Telecomunicaciones o Electrónica

Retribución Mensual bruta 1.216,61 €

Tareas a desarrollar

Diseño, montaje y puesta a punto de sistemas electrónicos: Mantenimiento de placas de acopladores ópto-electrónicos. Placas de adaptación al estándar White Rabbit del CERN. Caracterización de SiPMs y diseño de circuitos para medida de tiempos que los integren. Puesta en funcionamiento y prueba de digitalizadoras de alta velocidad de muestreo. Diseño y programación de controladores de motores y actuadores.

Nº Pagas anuales 14

Horas Semanales completa

Méritos a valorar

Especialización en electrónica. Experiencia en diseño de circuitos analógicos y digitales. Experiencia con arduino. Conocimientos de FPGA y microcontroladores. Lenguajes informáticos (C, Python)

Duración contrato 2 años

Este contrato está cofinanciado en un 91,89 %, por el Fondo Social Europeo dentro del Programa Operativo de Empleo Juvenil, para el periodo de programación 2014-2020, así como la Iniciativa de Empleo Juvenil (YEI). Es requisito imprescindible que los candidatos a esta plaza hayan presentado previamente su solicitud en la oferta publicada en el portal de empleo de la Comunidad de Madrid: http://mcyt.educa.madrid.org/empleo/inscripcionDemandaProfesional/mostrar_oferta.asp?codigo=35511